

(19) 世界知的所有権機関  
国際事務局



(43) 国際公開日  
2005 年 5 月 6 日 (06.05.2005)

PCT

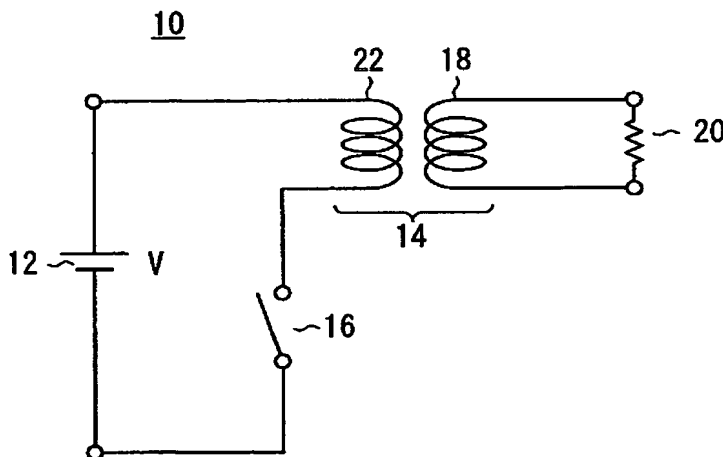
(10) 国際公開番号  
WO 2005/041389 A1

- (51) 国際特許分類<sup>7</sup>: H02K 9/02 (74) 代理人: 千葉剛宏, 外(CHIBA, Yoshihiro et al.); 〒1510053 東京都渋谷区代々木 2 丁目 1 番 1 号 新宿マインズタワー 16 階 Tokyo (JP).
- (21) 国際出願番号: PCT/JP2004/015993
- (22) 国際出願日: 2004 年 10 月 28 日 (28.10.2004) (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, UZ, VC, VN, YU, ZA, ZM, ZW.
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:  
特願 2003-366815  
2003 年 10 月 28 日 (28.10.2003) JP (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).
- (71) 出願人: 日本碍子株式会社 (NGK INSULATORS, LTD.) [JP/JP]; 〒4678530 愛知県名古屋市瑞穂区須田町 2 番 5 6 号 Aichi (JP).
- (72) 発明者: 波多野達彦 (HATANO, Tatsuhiko); 〒4678530 愛知県名古屋市瑞穂区須田町 2 番 5 6 号 日本碍子株式会社内 Aichi (JP). 佐久間健 (SAKUMA, Takeshi); 〒4678530 愛知県名古屋市瑞穂区須田町 2 番 5 6 号 日本碍子株式会社内 Aichi (JP).
- 添付公開書類:  
— 国際調査報告書

/ 続葉有 /

(54) Title: PULSE GENERATOR CIRCUIT

(54) 発明の名称: パルス発生回路



(57) Abstract: A pulse generator circuit (10) comprises a DC power supply (12) (power supply voltage = V); a transformer (14) series connected across the DC power supply (12); and a single switch (16); wherein an output is derived from the two ends of a secondary winding (18) of the transformer (14). While the switch (16) is on-state, a pulse of negative polarity is outputted from the two ends of the secondary winding (18). When the switch (16) is turned off, a discharging to a resistive load (20) is commenced and an induced electromotive force occurring in the transformer (14) causes the output voltage to abruptly rise, thereby outputting a pulse of positive polarity.

(57) 要約: パルス発生回路 (10) は、直流電源 (12) (電源電圧 = V) と、該直流電源 (12) の両端に直列接続さ

れたトランス (14) と 1 つのスイッチ (16) とを有し、トランス (14) の 2 次巻線 (18) の両端から出力が取り出されるようになっている。そして、スイッチ (16) がオンとなっている期間において、2 次巻線 (18) の両端から負極性のパルスが出力され、スイッチ (16) をオフにすると、抵抗負荷 (20) への放電が開始されて、トランス (14) に発生する誘導起電力によって出力電圧が急峻に上昇し、正極性のパルスが出力される。

WO 2005/041389 A1



2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。